



Plano de Atividades Domiciliares ADE

Unidade Curricular: Circuitos Digitais		
Professor(a): Thaína Aparecida Azevedo Tosta		Contato: tosta.thaina@unifesp.br
Ano letivo: 2021	Semestre: 1º	Carga horária total: 72hs (ADE = 72hs)
Turma: IB		
Plataformas de acesso ao curso: Google Classroom: repositório de atividades e material didático; Google Meet: encontros síncronos semanais e plantões (sob demanda); Moodle: questionários semanais.		
Objetivos: Ao término desta unidade curricular, os discentes deverão ser capazes de projetar, analisar, simplificar e sintetizar sistemas digitais. Sendo assim, os objetivos gerais são: apresentar os fundamentos da lógica digital, descrever métodos para a síntese de circuitos combinacionais, e apresentar métodos para a síntese de circuitos sequenciais.		
Conteúdo Programático e Cronograma:		
Conteúdo	Práticas Pedagógicas	Carga horária
1. Apresentação da UC em ADE e Conceitos introdutórios	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: apresentação da disciplina.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula, e formação dos grupos para o projeto da disciplina e distribuição de temas.	2
2. Sistemas numéricos e codificação	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1



	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
3. Descrição de Circuitos Lógicos	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
4. Tabela verdade	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
5. Entrega 1 do projeto da disciplina	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: elaboração do artigo do projeto da disciplina.	3
6. Teoremas booleanos, teoremas de De Morgan e simplificação algébrica	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina. Prazo final para entrega do artigo do projeto da disciplina.	2
7. Simplificação por Mapas de Karnaugh	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
8. Aritmética digital - operações e circuitos: soma, subtração binárias, multiplicação e divisão binárias, e Representação em complemento	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
9. Aritmética digital em complemento de 2 -	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1



operações e circuitos: soma, subtração binárias em complemento de 2	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
10. Circuitos lógicos MSI: decodificadores e codificadores, multiplexadores e demultiplexadores	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
11. Circuitos lógicos MSI: comparador de magnitude, conversor de código, detector de paridade	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
12. Entrega 2 do projeto da disciplina	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: elaboração de nova versão do artigo do projeto da disciplina.	3
13. Flip-flops e dispositivos correlatos: latches, sinais de clock e tipos de flip-flops	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina. Prazo final para entrega da metodologia do projeto da disciplina.	2
14. Contadores e registradores: registradores, divisão de frequência e contagem	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
15. Projeto de contadores e máquinas de estados finitos	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2



16. Projeto de contadores e máquinas de estados finitos	Disponibilização assíncrona de material didático: videoaula e/ou slides.	1
	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário sobre conteúdo da videoaula e aplicação das técnicas no projeto da disciplina.	2
17. Entrega 3 do projeto da disciplina	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: elaboração da versão final do artigo do projeto da disciplina.	3
18. Entrega do projeto da disciplina	Aula síncrona: resolução de dúvidas em atendimento a discentes.	1
	Atividades avaliativas: questionário de recuperação, e prazo final para entrega da versão final do projeto da disciplina.	3

Metodologia de Ensino Utilizada:

Videoaulas: 1 hora por semana;

Aula síncrona (gravada): 1 hora por semana;

Atividades assíncronas (2-3 horas por semana):

- Questionários semanais;
- Projeto da disciplina.

Metodologia de Avaliação (estratégias para atingir conceitos “cumprido” ou “não cumprido”):

Questionários semanais individuais sobre as videoaulas: nota média igual ou superior a 6;

Avaliação do projeto da disciplina: nota média igual ou superior a 6 entre as três etapas de avaliação (semanas 6, 13 e 18).

Bibliografia básica e complementar para uso remoto:

<https://learn.circuitverse.org/>

TOCCI, Ronald J.; Widmer, Neal S.; Moss, Gregory L. Sistemas Digitais: princípios e aplicações - 11ª edição. Editora Pearson 842 ISBN 9788576059226.

<https://plataforma.bvirtual.com.br/Leitor/Publicacao/2621/pdf/0>

LOURENÇO, Antonio Carlos de; CRUZ, Eduardo Cesar Alves; FERREIRA, Sabrina Roderio; CHOUERÍ JUNIOR, Salomão. Circuitos digitais: estude e use. 9. São Paulo Erica 2009 1 recurso online ISBN 9788536518213.

<https://integrada.minhabiblioteca.com.br/books/9788536518213>

FLOYD, Thomas. Sistemas digitais: fundamentos e aplicações. 9. Porto Alegre Bookman 2011 1



recurso online ISBN 9788577801077.

(<https://integrada.minhabiblioteca.com.br/books/9788577801077>)

CAPUANO, Francisco Gabriel. Elementos de eletrônica digital. 42. São Paulo Erica 2019 1 recurso online ISBN 9788536530390.

(<https://integrada.minhabiblioteca.com.br/books/9788536530390>)

CAPUANO, Francisco Gabriel. Sistemas digitais: circuitos combinacionais e sequenciais. São Paulo Erica 2014 1 recurso online ISBN 9788536520322.

(<https://integrada.minhabiblioteca.com.br/books/9788536520322>)

COSTA, Cesar da. Projetos de circuitos digitais com FPGA. 3. São Paulo Erica 2014 1 recurso online ISBN 9788536520117.

(<https://integrada.minhabiblioteca.com.br/books/9788536520117>)

D'AMORE, Roberto. VHDL: descrição e síntese de circuitos digitais. 2. Rio de Janeiro LTC 2012 1 recurso online ISBN 978-85-216-2113-3.

(<https://integrada.minhabiblioteca.com.br/#/books/978-85-216-2113-3>)